

Mod	Frecvență	Duty
normal	$f_{ovf} = \frac{f_{cpu}}{PS \cdot (1 + MAX)}$	$D_{ocxy} = 50\%$
CTC/ FPWM	$f_{ocr} = \frac{f_{cpu}}{PS \cdot (1 + TOP)}$	$D_{ocxy} = \frac{1 + OCRxy}{1 + TOP}$ (non-inverting)
PWM/PC PWM/PFC	$f_{ocr} = \frac{f_{cpu}}{2 \cdot PS \cdot (1 + TOP)}$	$D_{ocxy} = \frac{1 + OCRxy}{1 + TOP}$ (non-inverting)

Înteruperi Timere	TIMERN_OVF_vect
	TIMERN_COMP_A_vect
	TIMERN_COMP_B_vect

TCCR1A	COM1A1	COM1A0	COM1B1	COM1B0			WGM11	WGM10
TCCR1B				WGM13	WGM12	CS12	CS11	CS10
TIMSK1						OCIE1B	OCIE1A	TOIE1

CS12..0	PS	WGM13..10	type	TOP	OVF
000	stop	0000	normal	0xFFFF	MAX
001	1	0001	PWM PC	0x00FF	BOTTOM
010	8	0010	PWM PC	0x01FF	BOTTOM
011	64	0011	PWM PC	0x03FF	BOTTOM
100	256	0100	CTC	OCR1A	MAX
101	1024	0101	FPWM	0x00FF	TOP
		0110	FPWM	0x01FF	TOP
		0111	FPWM	0x03FF	TOP
		1000	PWM PFC	ICR1	BOTTOM
		1001	PWM PFC	OCR1A	BOTTOM
		1010	PWM PC	ICR1	BOTTOM
		1011	PWM PC	OCR1A	BOTTOM
		1100	CTC	ICR1	MAX
		1101	-	-	-
		1110	FPWM	ICR1	TOP
		1111	FPWM	OCR1A	TOP

TCCR0A	COM0A1	COM0A0	COM0B1	COM0B0			WGM01	WGM00
TCCR0B					WGM02	CS02	CS01	CS00
TIMSK0						OCIE0B	OCIE0A	TOIE0

### CS02..0 la fel ca CS12..0

COM0A1..0	Normal mode	FastPWM	PWM/PC	WGM02..0	type	TOP	OVF
00	-	-	-	000	normal	0xFF	MAX
01	Toggle OC0x	Mod 7 – toggle OC0A	Mod 5 – toggle OC0A	001	PWM PC	0xFF	BOTTOM
				010	CTC	OCR0A	MAX
				011	FPWM	0xFF	MAX
10	Clear on comp	Clear on comp Set on bottom	Clear when ↑ Set when ↓	100	-	-	-
				101	PWM/PC	OCR0A	BOTTOM
				110	-	-	-
11	Set on comp	Set on comp Clear on bottom	Clear when ↓ Set when ↑	111	FPWM	OCR0A	TOP

TCCR2A	COM2A1	COM2A0	COM2B1	COM2B0			WGM21	WGM20
TCCR2B					WGM22	CS22	CS21	CS20
TIMSK2						OCIE2B	OCIE2A	TOIE2

### CS22..0 la fel ca CS12..0

### COM2A1..0 la fel ca COM0A1..0

### COM2B1..0 la fel ca COM0B1..0

CS22..0	PS	WGM22..0	type	TOP	OVF
000	stop	0000	normal	0xFFFF	MAX
001	1	0001	PWM PC	0x00FF	BOTTOM
010	8	0010	PWM PC	0x01FF	BOTTOM
011	32	0011	PWM PC	0x03FF	BOTTOM
100	64	0100	CTC	OCR1A	MAX
101	128	0101	FPWM	0x00FF	TOP
110	256	0110	FPWM	0x01FF	TOP
111	1024	0111	FPWM	0x03FF	TOP

PWM – pulse width modulation  
 FPWM – Fast PWM  
 PWM/PC – PWM phase correct  
 PWM/PFC – PWM phase and frequency correct  
 TOP – până la cât numără un timer  
 MAX – maximul până la cât poate număra un timer

Câmp	Descriere
COM	Controlează outputul pe canalul PWM
WGM	Modul de lucru al timerului
CS	Prescalerul timerului
OCIExA	Înterupere de match pe OCRxA
OCIExB	Înterupere de match pe OCRxB
TOIEx	Înterupere de overflow

TCNTx	Registru contor (16 biți pentru timer 1)
OCRxA OCRxB ICRx	Registru prag (16 biți pentru timer 1)

## Comune Timere

## Timer 1

## Timer 0

## Timer 2

## ADC

ADMUX	REFS1	REFS0	ADLAR			MUX2	MUX1	MUX0
ADCSRA	ADEN	ADSC	ADATE	ADIF	ADIE	ADPS2	ADPS1	ADPS0
ADCSRB						ADTS2	ADTS1	ADTS0
ADC	Registru pe 16 biți (10 biți aliniați după ADLAR, default dreapta)					ADTS	PS	
Câmp	Descriere	Înteruperi						
REFS	Referință tensiune	ADC_vect						
ADLAR	Rezultat ajustat stânga	ADPS	PS					
MUX	Indexul canalului	000	2					
ADEN	Enable ADC	001	2					
ADSC	Start conversie	010	4					
ADATE	Enable auto-triggering	011	8					
ADIF	1 în timpul conversiei	100	16					
ADIE	Înterupere ADC complete	101	32					
ADPS	Prescaler pentru conversie	110	64					
ADTS	Selecție eveniment auto-trigger	111	128					

UCSROA	RXC0		UDRE0				U2X0
UCSROB	RXCIE0		UDRIE0	RXEN0	TXEN0	UCSZ02	
UCSROC			UPM01	UPM00	USBS0	UCSZ01	UCSZ00

UDR0	Registru de transmisie/recepție, citirea se face din alt buffer față de scriere	UCSZ02..0	size
UBRR0	Registru pe 16 biți pentru configurarea baud rate	000	5-bit
		001	6-bit
		010	7-bit
		011	8-bit

Câmp	Descriere	Înteruperi USART	
RXC0	1 când a fost primit un caracter	USART0_RX_vect	
UDRE0	1 când bufferul de TX e gol	USART0_TX_vect	
U2X0	Dublare baud rate	USBS0	stop
RXCIE0	Înterupere receive	0	1
UDRIE0	Înterupere buffer TX gol	1	2
RXEN0	Enable recepție	00	disabled
TXEN0	Enable transmisie	01	-
UCSZ	Dimensiune Pachete	10	even
UPM	Selecție paritate	11	odd
USBS	Selecție biți de stop		

$$U2X0==0 \quad BAUD = \frac{f_{cpu}}{16 \cdot (1 + UBRR)}$$

$$U2X0==1 \quad BAUD = \frac{f_{cpu}}{8 \cdot (1 + UBRR)}$$

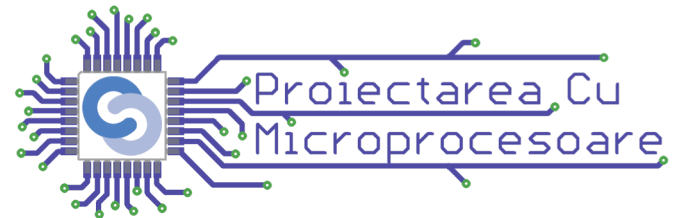
SPCR	SPIE	SPE	DORD	MSTRL		SPR1	SPR0
SPSR	SPIF						SPI2X
SPDR	Registru buffer	SPR1..0	prescaler				

Câmp	Descriere
SPIE	Înterupere transfer complet
SPE	Enable SPI
DORD	1 dacă transmitem LSB first
MSTR	1 dacă este master
SPR	prescaler
SPIF	1 când un transfer este complet
SPI2X	1 pentru dublarea frecvenței

PCICR					PCIE3	PCIE2	PCIE1	PCIE0
PCMSK3	PCINT31	PCINT30	PCINT29	PCINT28	PCINT27	PCINT26	PCINT25	PCINT24
PCMSK2	PCINT23	PCINT22	PCINT21	PCINT20	PCINT19	PCINT18	PCINT17	PCINT16
PCMSK1	PCINT15	PCINT14	PCINT13	PCINT12	PCINT11	PCINT10	PCINT09	PCINT08
PCMSK0	PCINT07	PCINT06	PCINT05	PCINT04	PCINT03	PCINT02	PCINT01	PCINT00

Pentru Pin Change Interrupt (înterupere pe orice schimbare de nivel pe un pin), activăm bitul respectiv din PCMSKx și apoi PCIEx corespunzător PCMSK-ului

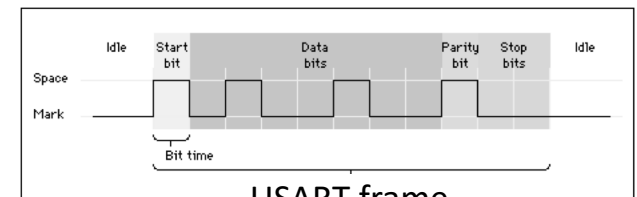
DDRx (A B C D)	1 dacă pinul este output, 0 altfel	Înteruperi PC
PORTx (A B C D)	Pt output reprezintă valoarea, pentru input este activarea rezistențelor de pull-up	PCINT1_vect
		PCINT2_vect
		PCINT3_vect
PIN(A B C D)	Valoarea citită de la fiecare pin din portul respectiv	PCINT4_vect



## Cheatsheet ATmega324a 2018 rev1

$$f_{CPU} = 16MHz, V_{CC} = 3.3V$$

(PCINT8/XCK0/T0) PB0	0	40	PA0 (ADC0/PCINT0)
(PCINT9/CLKO/T1) PB1	1	39	PA1 (ADC1/PCINT1)
(PCINT10/INT2/AINO) PB2	3	38	PA2 (ADC2/PCINT2)
(PCINT11/OC0A/AIN1) PB3	4	37	PA3 (ADC3/PCINT3)
(PCINT12/OC0B/SS) PB4	5	36	PA4 (ADC4/PCINT4)
(PCINT13/ICP3/MOSI) PB5	6	35	PA5 (ADC5/PCINT5)
(PCINT14/OC3A/MISO) PB6	7	34	PA6 (ADC6/PCINT6)
(PCINT15/OC3B/SCK) PB7	8	33	PA7 (ADC7/PCINT7)
RESET	9	32	AREF
VCC	10	31	GND
GND	11	30	AVCC
XTAL2	12	29	PC7 (TOSC2/PCINT23)
XTAL1	13	28	PC6 (TOSC1/PCINT22)
(PCINT24/RXD0/T3) PD0	14	27	PC5 (TDI/PCINT21)
(PCINT25/TXD0) PD1	15	26	PC4 (TDO/PCINT20)
(PCINT26/RXD1/INT0) PD2	16	25	PC3 (TMS/PCINT19)
(PCINT27/TXD1/INT1) PD3	17	24	PC2 (TCK/PCINT18)
(PCINT28/XCK1/OC1B) PD4	18	23	PC1 (SDA/PCINT17)
(PCINT29/OC1A) PD5	19	22	PC0 (SCL/PCINT16)
(PCINT30/OC2B/ICP) PD6	20	21	PD7 (OC2A/PCINT31)



USART frame

## API LCD Text

```
void LCD_init(void); // Initializare LCD
void LCD_writeInstr(uint8_t instr); // Scrie o instructiune catre LCD.
void LCD_writeData(uint8_t data); // Scrie date catre LCD.
void LCD_putChar(char c); // Scrie caracter pe LCD la cursor
void LCD_putCharAt(uint8_t addr, char c); // Scrie caracter la adresa data
void LCD_print(const char* msg); // Afiseaza string la cursor.
void LCD_printAt(uint8_t addr, const char* msg); // Afiseaza string la adresa
```

## API LCD Grafic

```
/* Initializeaza Display-ul grafic. */
void ST7735R_Begin();
/* Deseneaza o linie de la (x0, y0) la (x1, y1),
 * avand culoarea data de parametrii r, g, b. */
void ST7735R_Line(int x0, int y0, int x1, int y1,
  uint8_t r, uint8_t g, uint8_t b);
/* Afiseaza un text, incepand de la pozitia (x, y).
 * Textul are culoarea specificata de pereche (r, g, b).
 * Background-ul pe care este afisat textul are culoarea (bgR, bgG, bgB). */
void ST7735R_DrawText(int x, int y, const char *text,
  uint8_t r, uint8_t g, uint8_t b,
  uint8_t bgR, uint8_t bgG, uint8_t bgB);
/* Desenează un cerc cu centrul la coordonatele (x, y),
 * de raza 'radius', cu culoarea specificată. */
void ST7735R_Circle(int x, int y, uint8_t radius,
  uint8_t red, uint8_t green, uint8_t blue);
/* Desenează un cerc cu centrul la coordonatele (x, y) de raza 'radius'
 * și îl umple cu culoarea dată. */
void ST7735R_FilledCircle(int x, int y, uint8_t radius,
  uint8_t red, uint8_t green, uint8_t blue);
/* Deseneaza un dreptunghi cu colțul stânga sus dat de (x0, y0) *
 * și colțul dreapta jos dat de (x1, y1). *
 * Dreptunghiul este umplut cu culoarea (r, g, b). */
void ST7735R_FillRect(x0, y0, x1, y1, r, g, b);
```

## Extras

```
cli(); // dezactiveaza intreruperi
sei(); // activeaza intreruperi
```